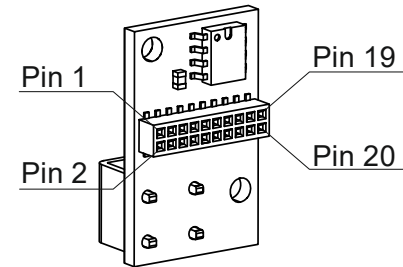


Sicht auf die Buchsen-seite



View on sockets

Pin	Belegung
1	Schirm
2	Schirm
3	T1
4	T1 invers
5	0V/G
6	0V/G
7	T2
8	T2 invers
9	RI
10	RI invers
11	US invers
12	0V/G
13	V+/G
14	Test*
15	V+/F
16	0V/F
17	CS invers
18	SO
19	SI
20	SCK

* Test = Analogsignal-Umschaltung zur Anbaukontrolle
 V+/G an Test: Anstatt der Rechtecksignale werden analoge Testsignale ausgegeben.
 0V/G oder offen: Normalfunktion

Pin	Signal
1	shield
2	shield
3	T1
4	T1 inverse
5	0V/G
6	0V/G
7	T2
8	T2 inverse
9	RI
10	RI inverse
11	US inverse
12	0V/G
13	V+/G
14	Test*
15	V+/F
16	0V/F
17	CS inverse
18	SO
19	SI
20	SCK

* Test = analog signal switch-over for set-up
 V+/G applied on Test: Analog test signals are switched to the output connector.
 0V/G or open: Normalfunction